

设备一览表

TOYOPUC-PCS-J

设备		名称	规格	形式	CSA/UL	CE	划分				
C	P	U	CPU-OP(MON)	内存16K单词 SN-I/F内置(与TPYOPUC-PC3JG/PC10之间的通信) 8点(Cat4时:4点)干触点输入 24VDC 6点(Cat4时:3点)半导体输出24VDC 0.5A/点	TDC-6344	○	○				
电	源	模	块	POWER	24VDC系统电源输入 向各模块供给系统电源 USB I/F(周边装置用) SN-I/F通信端口(与TOYOPUC-PC3JG/PC10之间的通信)	TDV-6338	○	○			
				BOOSTER	24VDC辅助电源模块 使用包括CPU在内的10个以上模块时需要 在第9模块和第10模块之间安装	TDV-6339	○	○			
输	入	输	出	模	块	SUB-MON	8点(Cat4时:4点)干触点输入 24VDC 6点(Cat4时:3点)半导体输出24VDC 0.5A/点	TDK-6340	○	○	
						S-STP(E)	6点(Cat4时:3点)干触点输入 24VDC 4点(Cat4时:2点)半导体输出24VDC 0.5A/点	TDK-6346	○	○	
						S-STP(LC)	6点(Cat4时:3点)干触点输入 24VDC 4点(Cat4时:2点)半导体输出24VDC 0.5A/点	TDK-6347	○	○	
						S-STP(E/LC)	6点(Cat4时:3点)触点输入 24VDC 4点(Cat4时:2点)半导体输出24VDC 0.5A/点	TDK-6348	○	○	
						输入模块	S-IN(E)	16点(Cat4时:8点)干触点输入 24VDC	TDK-6356	○	○
							S-IN(LC)	16点(Cat4时:8点)触点输入 24VDC	TDK-6357	○	○
						输出模块	S-OUT	16点(Cat4时:8点)半导体输出24VDC 0.3A/点	TDK-6358	○	○
基	座	BASE	基座	TDR-6341	○	○					